**长沙市新一代半导体及集成电路产业链**

**“春节社招行动”企业社招需求表**

|  |  |
| --- | --- |
| 企业名称 | 湖南中易利华信息技术有限公司 |
| 企业联系人 | 姓名 ： 周剑涛 | 职务 ：人力主管 | 联系方式：邮箱: zhoujiantao@zylihua.cn座机: 0731-85137638 |
| 招聘岗位 | 岗位描述 | 招聘人数 | 工作地点 | 薪酬待遇 |
| 1、数字IC设计工程师 | 岗位职责要求:1、根据设计需求制定芯片单元模块的数字设计方案；2、独立承担并成功完成芯片单元模块的开发和验证工作；3、数字电路设计与验证文档的撰写；4、指导后端版图，协助测试。任职资格要求:1、大学本科及以上学历，电子、通信、计算机或微电子专业，CET-4以上；2、精通Verilog RTL代码编写及验证，熟悉Modelsim/VCS/NC-Verilog等数字电路验证工具；3、有两年以上IP、SOC或者MCU项目设计经验；4、熟悉数字电路设计流程及方法，熟悉集成电路制造工艺；5、有良好的数字信号处理基础，对逻辑综合，时序收敛，形式化验证等数字前端设计方法有一定了解；6、具有较强的学习能力、沟通能力和良好的团队合作精神。 | 2人 | 长沙市开福区车站北路湘域智慧广场东栋 | 10K-16K |
| 2、数字IC验证工程师 | 岗位职责要求:1、与IC设计工程师和系统架构师密切合作，负责IC设计项目相关验证计划的制定，验证结果的评审，并根据项目的特点制定不同的验证策略、方案；2、根据验证需求、采用先进验证方法开发系统级验证平台，设计和执行验证用例，记录验证结果，并提交验证报告；3、功能验证和覆盖率验证，确保验证计划全面有效实施，保证IC设计的功能正确性，符合硬件设计规范。任职资格要求：1、大学本科及以上学历，电子、通信、计算机或微电子专业，CET-4以上；2、具有集成电路及数字电路设计基础，良好的逻辑电路的理解；3、熟悉C、verilog，system verilog语法； 4、具有两年以上的IC验证基础，熟悉IC设计验证的环境、流程，掌握NC-Sim/VCS等相关验证工具以及OVM/UVM等验证方法；5、熟悉Linux工作环境，有较好的脚本语言编程能力；6、具有较强的学习能力、沟通能力和良好的团队合作精神。 | 2人 | 长沙市开福区车站北路湘域智慧广场东栋 | 10K-16K |
| 3、FPGA验证工程师 | 岗位职责要求:1、负责芯片开发的FPGA验证，完成FPGA原型验证任务；2、ASIC到FPGA RTL代码的转换，FPGA集成、FPGA验证流程（综合、布局布线、资源划分与定位、时序调优等），FPGA的仿真验证；3、FPGA板级调试。任职资格要求：1、大学本科及以上学历，电子、通信、计算机或微电子专业，CET-4以上；2、精通Xilinx，Altera FPGA器件，熟练运用Vivado/ISE，Synplify，Modelsim/VCS/NC-Verilog等相关工具；3、熟练运用Verilog编程语言；4、熟练使用Linux系统以及相关脚本编程语言；5、有较强的FPGA时序分析能力和错误调试能力；6、熟悉SOC系统，熟悉UART/SPI/I2C接口协议；7、两年以上工作经验；8、具有较强的学习能力、沟通能力和良好的团队合作精神。 | 2人 | 长沙市开福区车站北路湘域智慧广场东栋 | 10K-15K |
| 4、Linux驱动开发工程师： | 岗位职责要求:1、负责公司产品的Linux驱动开发和调试；2、性能测试及优化；任职资格要求：1、大学本科及以上学历，计算机科学与技术专业，CET-4以上；2、熟悉C语言程序，精通Linux内核驱动开发；3、有基本的内核调试能力；4、两年以上工作经验；5、具有较强的学习能力、沟通能力和良好的团队合作精神；6、有Infiniband网络设备管理维护经历的优先。 | 2人 | 长沙市开福区车站北路湘域智慧广场东栋 | 8K-12K |
| 5、嵌入式开发工程师： | 岗位职责要求:1、负责公司嵌入式产品系统级开发；2、产品调试和测试；任职资格要求：1、大学本科及以上学历，计算机科学与技术专业，CET-4以上；2、熟悉C语言程序，熟悉GCC编译器使用；3、有基本的嵌入式开发能力，对通用的嵌入式设备（UART、SPI、I2C等）比较了解；4、两年以上工作经验；5、具有较强的学习能力、沟通能力和良好的团队合作精神；6、有ARM M系列微控制器应用开发经历者优先。 | 2人 | 长沙市开福区车站北路湘域智慧广场东栋 | 8K-12K |
| 福利待遇 | 1. 五险一金
2. 国家法定节假日
3. 节日红包
4. 年终红包
5. 带薪年假
 |  |  |  |
| 企业简介 | 湖南中易利华信息技术有限公司成立于2016年，是以研发为主导的创新型公司，专业从事集成电路设计、研发及相关高可靠性IC及产品开发，致力于设计、研发面向智能物联网芯片，用技术共享推动万物智联。公司的核心技术团队，均来自我国超算处理器互联设计、研发团队，曾主持研发了国家首台高端容错机系统，并荣获国家科技进步一等奖。公司自成立之日起，就致力于RISC-V指令集架构的研究和相关领域应用芯片的设计，2018年公司研发了基于RISC-V指令集架构的32位低功耗语音识别芯片，并于2019年9月一次量产流片成功。公司现处于发展中期，期待有志的优秀人才加入，共创企业的辉煌。 |  |  |  |